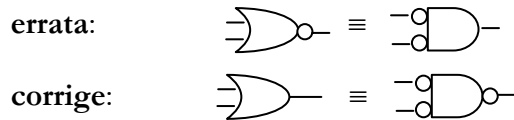


Elementi di progettazione dei sistemi VLSI
Volume I: Introduzione all'elettronica digitale
ERRATA CORRIGE nel testo

- pag 10, riga13: **errata:** 1/264
 corrigere: 1 / 2⁶⁴
- pag 16, riga 16 : **errata:** $\overline{\overline{(A+B)}C}$
 corrigere: $\overline{(A+B)C}$
- pag 21, esercizio: **errata:** “..della funzione F definita...”
 corrigere: “..della funzione f definita...”
- pag 22, riga 12 : **errata:** $\overline{A \cdot B}$
 corrigere: $\overline{A \cdot A}$
- pag 26, mappa di Karnaugh 4x4 in BASSO:
 errata: *valore 1 nella casella in alto a destra*
 corrigere: *valore 0 nella casella in alto a destra*

- pag 28 : centro pagina, sulla sinistra



- pag 28 : tabellina centro pagina:
 - la seconda colonna da destra si riferisce alla funzione $\overline{A \oplus B}$
 - le colonne di valori relative alle funzioni $A \cdot \overline{A}$ e $A + \overline{A}$ sono scambiate fra loro
 - la colonna di valori relativa alla funzione $A \cdot B + \overline{A \cdot B}$ deve essere interamente di ‘1’.
- pag 32 : tabellina a centro pagina:
 la visualizzazione del numero “4” sul display a sette segmenti include erroneamente l’attivazione del segmento n. 5. Cio’ e’ irrilevante ai fini dell’esercizio di progetto.
- pag 34, equazione centro pagina:
 errata: $Y_5 = X_1$
 corrigere: $Y_5 = \overline{X_1}$ (La figura a pag. 35 va corretta di conseguenza)
- pag 38, riga 17 : **errata:** “Abbiamo già ricordato nel Capitolo 1...”
 corrigere: “Abbiamo già ricordato nel Capitolo 2...”
- pag 39, riga 2 : **errata:** “... per indicare i bit...”
 corrigere: “...per indicare l’i-esimo bit ...”

- pag 44, riga 14: **errata:** "...abbiamo $X_1=1$ e $X_2=0$..."
corrigere: "...abbiamo $X_0=1$ e $X_1=0$..."
- pag 50, riga 3: **errata:** $F = \dots$
corrigere: $S = \dots$
- pag 50, riga 8: **errata:** "...(Figura 3.10 a destra)..."
corrigere: "...(Figura 3.11 a destra)..."
- pag 51, prima riga della seconda Nota:
errata: "...il primo *full adder* a sinistra..."
corrigere: "...il primo *full adder* a destra..."
- pag 52, riga 26 : **errata:** ...fig. 3.7...
corrigere: ...fig 3.15...
- pag 55, riga 16 : **errata:** ...sugli ingressi
corrigere: ...sulle uscite
- pag 56, riga 8: **errata:** $\overline{X_1 X_0}, Y_1$
corrigere: $\overline{X_1 X_0}, Y_1$
- pag 69, riga 3 : **errata:** "Ogni pallino..."
corrigere: "Ogni cerchio..."
- pag 77, riga3 : **errata :** ... 9 righe ...
corrigere : ...10 righe (sempre esclusa la riga in cui $Reset = '1'$) ...
- pag 81: K-map in alto:
errata: *nella casella corrispondente a $D,C = 00, X_1, X_0 = 01$ compare X*
corrigere: *nella casella corrispondente a $D,C = 00, X_1, X_0 = 01$ compare 0*
- pag 81: K-map in alto:
errata: $Y_1 = X_0 + D \cdot \overline{X_1}$
corrigere: $Y_1 = C \cdot X_0 + D \cdot \overline{X_1}$
- pag 81, righe 6, 7, 15 **errata :** ... Y_0 ...
corrigere : ... Y_1 ...
- pag 84, riga 1: **errata:** "nei modi indicati dalle linee blu"
corrigere: "nei due gruppi disposti in 'verticale' "
- pag 84, riga 26: **errata:** "gruppo indicato in rosso"
corrigere: "gruppo disposto in 'orizzontale' "
- pag 90, Tabella 4.5: **errata:** *seconda riga:* "1 0 0 0 0 1 0 0"
quarta riga: "1 0 0 1 1 1 0 0"
corrigere: *seconda riga:* "1 - 0 0 0 1 0 0"
quarta riga: "1 - 0 1 1 1 0 0"

- pag 90, Tabella 4.5: *manca la seguente riga: "0 0 0 1 0 1 0 0"*

- pag 91, prima K-map a partire dall'alto:

errata:

	00	01	11	10
00	0	1	0	0
01	0	1	0	1
11	-	-	-	-
10	-	-	-	-

corrigere:

	00	01	11	10
00	0	1	0	0
01	0	1	0	1
11	0	0	0	0
10	0	0	0	0

- pag 91, seconda K-map a partire dall'alto:

errata:

	00	01	11	10
00	0	1	0	1
01	0	0	0	1
11	-	-	-	-
10	-	-	-	-

corrigere:

	00	01	11	10
00	0	1	1	1
01	1	0	1	1
11	0	0	0	0
10	0	0	0	0

- pag 91, espressioni a fondo pagina (la Fig. 4.23 va corretta di conseguenza):

errata: $Y_0 = \overline{I_C} \cdot I_E \cdot \overline{X_0} + I_C \cdot \overline{I_E} \cdot X_1$

$Y_1 = \overline{I_C} \cdot I_E \cdot \overline{X_0} \cdot \overline{X_1} + I_C \cdot \overline{I_E} \cdot \overline{X_0}$

corrigere: $Y_0 = \overline{I_C} \cdot I_E \cdot \overline{X_0} + I_C \cdot X_1 \cdot \overline{X_0}$

$Y_1 = I_E \cdot \overline{X_0} \cdot \overline{X_1} + \overline{I_E} \cdot X_1 \cdot \overline{X_0} + I_C \cdot \overline{X_0}$

- pag 107, riga 12:

errata: "...un counter modulo-2n..."

corrigere: "...un counter modulo-2ⁿ..."

- pag. 107, riga 22:

errata: $2n - 1$

corrigere: $2^n - 1$

- pag 110, nella Nota:

errata: ...Figura 5.23

corrigere: ...Figura 5.19

- pag. 120, riga 6 dal basso :

errata: lettura

corrigere: scrittura

- pag 140, mappa a centro pagina :

le 2 caselle della mappa devono essere vuote all'interno

- pag 159, riga 4:

errata: (IBE=0A...)

corrigere: (I_{BE}=0A...)

- pag 175, nella "Nota importante" :

errata: ... circa 2.5 volte inferiore ...

corrigere: ... circa 2.5 volte superiore ...

Elementi di progettazione dei sistemi VLSI

Volume I: Introduzione all'elettronica digitale

ERRATA CORRIGE nelle illustrazioni

- Fig 2.11 e Fig. 2.12, pag. 29: *le due illustrazioni sono scambiate fra loro.*
- Fig 3.7, pag. 45: *Mancano nomi dei segnali di uscita. Inoltre:*
errata: nome ingresso X_2
corrigere: nome ingresso X_0
- Fig 3.10, pag. 47: *I due ingressi A e B sono scambiati fra loro.*
- Fig 3.11, pag. 48: *Mancano nomi dei segnali nel full-adder, parte sinistra della figura:*
Ingressi dall'alto: A e B. Ingresso da destra: C_{IN} . Uscita in basso: S. Uscita a sinistra: C_{OUT} .
- Fig. 3.12, pag 49: **errata :** valore '1' nella casella in alto a destra
corrigere : valore '0' nella casella in alto a destra
- Fig. 3.13, pag 49 : **errata :** uscita F
corrigere : uscita S
- Fig 3.18, pag. 54: **errata:** Uscite X_0, X_1
corrigere: Uscite Y_0, Y_1
- Fig 3.20, pag. 55: **errata:** Uscite X_0, X_1
corrigere: Uscite Y_0, Y_1
- Fig 4.1, pag. 60: *Manca trattino indicante l'uscita Q*
- Fig 4.2, pag. 61: *Mancano nomi segnali accanto alle tracce. Dall'alto verso il basso: D, Q, \bar{Q} .*
- Fig 4.14, pag. 79: uscita del flip-flop corrispondente a \bar{Q} :
errata: \overline{dout}
corrigere: \overline{dout}
- Fig 4.16, pag. 83: lato superiore mappa:
errata: 00 11
corrigere: 0 1
- Fig 4.17, pag. 83: *Allineamento imperfetto nomi segnali accanto alle tracce. Correzione evidente.*
- Fig 4.19, pag. 85: *Allineamento imperfetto nome segnale T. Correzione evidente.*

- Fig 4.21, pag. 89, diagramma ASM:
 - errata:** *il segnale nel secondo rombo a partire dall'alto e' IC*
 - corrigere:** *il segnale nel secondo rombo a partire dall'alto e' IE*
 - errata:** *il segnale nel quarto rombo a partire dall'alto e' IC*
 - corrigere:** *il segnale nel quarto rombo a partire dall'alto e' IE*
 - errata:** *il secondo rettangolo a partire dall'alto non ha un codice accanto*
 - corrigere:** *il secondo rettangolo a partire dall'alto ha il codice (01)*
- Fig. 4.22, pag. 90: uscite dei due flip-flop:
 - errata:** Y_0, Y_1
 - corrigere:** X_0, X_1
- Fig 5.24, pag. 112:
 - errata:** *ingresso INLSB collegato a tutti i bit di uscita del registro*
 - corrigere:** *ingresso INLSB collegato solo al bit di uscita piu' a sinistra*
- Fig 5.25, pag. 112:
 - errata:** *ingressi INLSB e INMSB collegati a tutti i bit di uscita del registro*
 - corrigere:** *ingressi INLSB e INMSB collegati solo al bit di uscita piu' a sinistra*
- Fig 5.27, pag. 114: *Eliminare il pallino, simbolo di negazione logica*
- Fig 7.6, pag. 156:
 - errata:** "pendenza"
 - corrigere:** "pendenza: -1"
- Fig 8.8, pag. 176: *manca indicazione V_{IH} e V_{IL} . Correzione evidente.*
- Fig 8.21, pag. 193: *imperfetti simboli dei transistor. Correzione evidente.*
- Fig 8.26, pag. 197: *grafico in basso a destra:*
 - errata:** "Logica a singola uscita (es. CMOS)"
 - corrigere:** "Logica a uscita differenziale (es. ECL)"
- Fig 8.28, pag. 198: *imperfetto allineamento dei i valori $V_{CC} - V_{BE(on)}$ e $V_{CC} - V_{BE(on)} - I_{EE}R_C$.*
- Fig 8.33, pag. 202 e Fig 8.34, pag. 203: *manca ingresso A in alto a sinistra*
- Fig 9.7, pag. 213:
 - errata:** il architettura
 - corrigere:** Architettura
- Fig.10.7, pag. 230:
 - errata:** *l'ultima casella in basso è identificata come "RAM"*
 - corrigere:** *l'ultima casella in basso va identificata come "ROM"*
- Fig 10.20, pag. 245: *nel blocco denominato CPU:*
 - errata:** DREQ
 - corrigere:** BREQ
- Fig.11.10, pag. 266:
 - errata:** T0CE
 - corrigere:** T0SE